

111

7/5/1 (Item 1 from file: 351)
DIALOG(R) File 351: Derwent WPI
(c) 2003 Thomson Derwent. All rts. reserv.

013497474 **Image available**
WPI Acc No: 2000-669415/ 200065
XRPX Acc No: N00-496442

Effective path detector for use in RAKE receiver, detects autocorrelation of generated de-spreading symbol generated by de-spreading symbol generator

Patent Assignee: SANYO ELECTRIC CO LTD (SAOL)
Number of Countries: 001 Number of Patents: 001
Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week
JP 2000278177	A	20001006	JP 9976682	A	19990319	200065 B

Priority Applications (No Type Date): JP 9976682 A 19990319

Patent Details:

Patent No	Kind	Lan Pg	Main IPC	Filing Notes
JP 2000278177	A	7	H04B-001/707	

Abstract (Basic): JP 2000278177 A

NOVELTY - An autocorrelation detecting unit (28) detects an autocorrelation of de-spreading symbol which is generated by a de-spreading symbol generator.

USE - In RAKE receiver of code division multiple access (CDMA) spread-spectrum communication system.

ADVANTAGE - Due to the presence of the autocorrelation detecting unit, the effective path is appropriately detected.

DESCRIPTION OF DRAWING(S) - The figure shows the component block diagram of effective path detector.

Autocorrelation detecting unit (28)
pp; 7 DwgNo 1/7

Title Terms: EFFECT; PATH; DETECT; RAKE; RECEIVE; DETECT; GENERATE; DE; SPREAD; SYMBOL; GENERATE; DE; SPREAD; SYMBOL; GENERATOR

Derwent Class: W02

International Patent Class (Main): H04B-001/707

International Patent Class (Additional): H04B-007/216

File Segment: EPI

7/5/2 (Item 1 from file: 347)
DIALOG(R) File 347: JAPIO
(c) 2003 JPO & JAPIO. All rts. reserv.

06692347 **Image available**
VALID PATH DETECTOR

PUB. NO.: 2000-278177 A]
PUBLISHED: October 06, 2000 (20001006)
INVENTOR(s): MORIAI SHINSUKE
APPLICANT(s): SANYO ELECTRIC CO LTD
APPL. NO.: 11-076682 [JP 9976682]
FILED: March 19, 1999 (19990319)
INTL CLASS.: H04B-001/707; H04B-007/216

ABSTRACT

PROBLEM. TO BE SOLVED: To properly detect a valid path even when a PN code of a non-M sequence is used as a spread code and an inverse spread code.

SOLUTION: An autocorrelation detection section 28 detects autocorrelation in a PN code and transmits time information of a sub peak in excess of a prescribed threshold to a valid path detection section 32 via a control section 36. The valid path detection section 32 excludes a path

corresponding to the time information from valid paths to detect the resulting valid paths. Or the autocorrelation detection section 28 transmits the time information and information denoting a rate of the sub peak to the main peak in the autocorrelation and the valid path detection section 32 subtracts the correlation power of a corresponding delay time with respect to the correlation power of the direct path by its ratio to correct the delay profile.

COPYRIGHT: (C)2000,JPO

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-278177

(P2000-278177A)

(43) 公開日 平成12年10月6日(2000.10.6)

(51) Int.Cl.⁷

H 0 4 B 1/707
7/216

識別記号

F I

H 0 4 J 13/00
H 0 4 B 7/15

テームト*(参考)

D 5 K 0 2 2
D 5 K 0 7 2

審査請求 未請求 請求項の数6 O L (全 7 頁)

(21) 出願番号 特願平11-76682

(22) 出願日 平成11年3月19日(1999.3.19)

(71) 出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72) 発明者 盛合 真介

大阪府守口市京阪本通2丁目5番5号 三
洋電機株式会社内

(74) 代理人 100074022

弁理士 長屋 文雄 (外1名)

Fターム(参考) 5K022 EE02 EE32

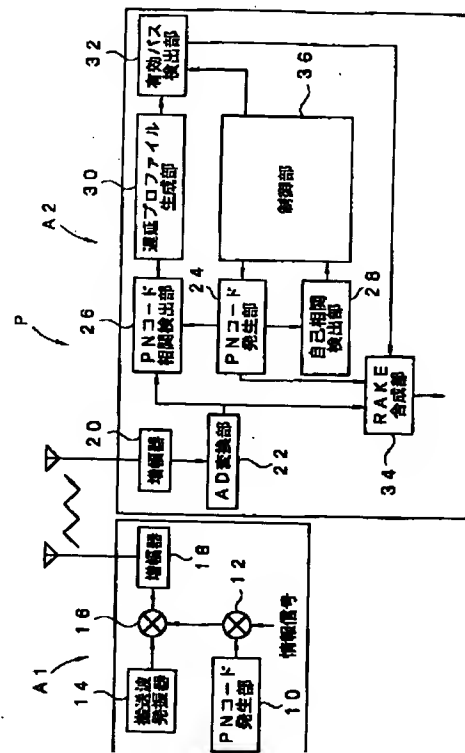
5K072 AA26 GG25 GG40

(54) 【発明の名称】 有効パス検出装置

(57) 【要約】

【課題】 非M系列のPNコードを拡散符号及び逆拡散符号として使用する場合でも、適切に有効パスを検出することができる有効パス検出装置を提供する。

【解決手段】 自己相関検出部28は、PNコードの自己相関を検出して、所定のしきい値を越えるサブピークの時間情報を制御部36を介して有効パス検出部32に送る。有効パス検出部32は、その時間情報に対応するパスを有効パスからは除外して有効パスを検出する。なお、自己相関検出部28が、該時間情報と、自己相関におけるメインピークに対する該サブピークの割合の情報とを送信して、有効パス検出部32が、対応する遅延時間の相関電力値についてダイレクトパスの相関電力値に対する上記割合分減算して、遅延プロファイルを修正するようにしてもよい。



【特許請求の範囲】

【請求項1】 拡散符号によりスペクトラム拡散された信号である受信信号について有効パスを検出する有効パス検出装置であって、

逆拡散符号を出力する逆拡散符号発生部と、

該逆拡散符号発生部が出力する逆拡散符号の自己相関を検出する自己相関検出部と、を有することを特徴とする有効パス検出装置。

【請求項2】 上記有効パス検出装置が、さらに、該受信信号に基づき遅延プロファイルを生成する遅延プロファイル生成部と、

該遅延プロファイル生成部により生成された遅延プロファイルと、上記自己相関検出部が検出した自己相関とに基づき、有効パスを検出する有効パス検出部と、を有することを特徴とする請求項1に記載の有効パス検出装置。

【請求項3】 上記自己相関検出部が、上記逆拡散符号の1周期におけるサブピークであって、所定のレベルを越えるサブピークの時間情報を出力し、上記有効パス検出部は、有効パスの検出に際して、該時間情報に対応するパスを有効パスから排除して、有効パスの検出を行うことを特徴とする請求項2に記載の有効パス検出装置。

【請求項4】 上記自己相関検出部が、所定のレベルを越えるサブピークの時間情報と、該逆拡散符号の1周期におけるメインピークに対する該サブピークの割合の情報を出力し、上記有効パス検出部は、有効パスの検出に際して、該時間情報に対応するレベルから、遅延プロファイルにおけるダイレクトパスのレベルに上記割合を乗算した値を減算することにより遅延プロファイルの修正を行うことを特徴とする請求項2に記載の有効パス検出装置。

【請求項5】 上記自己相関検出部が出力する時間情報が、自己相関特性におけるメインピークとサブピークとの時間間隔についての情報であることを特徴とする請求項3又は4に記載の有効パス検出回路。

【請求項6】 上記自己相関検出部が、1組のシフトレジスタと、各シフトレジスタに格納されたビットごとのデータをパラレルに乗算する複数の乗算器と、各乗算器の乗算結果を加算する加算器とを有することを特徴とする請求項1又は2又は3又は4又は5に記載の有効パス検出装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、直接スペクトラム拡散による符号分割多元接続方式(CDMA: Code Division Multiple Access)におけるRAKE(レイク)受信装置に関するものであり、特に、有効パスを検出するための装置に関するものである。

【0002】

【従来の技術】近時電話システムとして注目されているCDMA方式等においては、スペクトラム拡散通信システムが採用されている。このスペクトラム拡散通信システムにおいては、PNコード(疑似ランダム符号)を拡散符号として用い、送信信号の搬送波をスペクトラム拡散して送信し、拡散符号の符号系列のパターンや位相を異ならせることにより多次元接続を可能としたものである。さらに、このスペクトラム拡散通信システムにおいては、マルチパスによるフェージングの影響を軽減するために、ダイバシティRAKE合成方式を採用している。このダイバシティRAKE合成方式とは、受信信号に基づき得られた遅延プロファイルから各遅延パスのタイミング(遅延時間)を検出して、該タイミングに基づいて受信信号の位相(逆拡散)処理を行い、こうして得たデータに従い各空間パスの位相回転量を検出し、その量により受信信号から各空間パスを経由してきた信号成分を取り出して同相合成を行うものである。

【0003】例えば、図7に示すように、従来の送受信システムQは、送信機B1と、受信機B2とを有し、該送信機B1は、PNコード発生部110と、搬送波発振器114と、増幅器118とを有し、受信機B2は、増幅器120と、PNコード捕捉同期部122と、PNコード発生部124と、復調部128とを有している。

【0004】すなわち、情報信号は、まず、乗算器112でPNコード発生部110からのPNコードにより変調され、次に、乗算器116で搬送波発振器114からの搬送波により変調されて、増幅器118で増幅されて出力される。また、受信機B2においては、受信信号が増幅器120で増幅され、PNコード発生部124、PNコード捕捉同期部122により送信側のPNコードと同期したPNコードが乗算器126で乗算されて逆拡散が行われた後に、復調部128で通常のデータ復調が行われる。

【0005】つまり、上記スペクトラム拡散通信においては、送信側において、PNコードを用いて送信信号を拡散変調して拡散コードとし、この拡散コードを受信側に送信し、受信側では、同じPNコードを用いて受信信号を逆拡散して送信信号を得る。

【0006】ここで、拡散符号として使用されるPNコードの発生器としては、通常、M系列発生器が使用される。つまり、M系列のPNコードが使用される。このM系列の自己相関関数においては、M系列1周期に1つのピークが存在する。

【0007】

【発明が解決しようとする課題】しかし、実際に使用されるPNコードとしては、上記M系列以外(非M系列)のPNコードを使用する場合がある。特に、多元接続を行う場合には、相互相関のなるべく低いPNコードを選択する必要があり、M系列以外のPNコードが選択される可能性が出てくる。この非M系列の

その自己相関特性において1周期に複数のピークを有することが知られている。

【0008】すると、受信信号の遅延プロファイルにおいては、図6(b)に示すように、出現するピークが遅延パスであるのか、自己相関結果であるのか判別できず、結果として、自己相関結果を誤って有効パスと検出してしまうおそれがあった。

【0009】すなわち、例えば、M系列のPNコードの場合には、図5(a)に示すように、その自己相関特性は1周期において1つのピークを示し、このM系列のPNコードを用いて受信信号との相関を検出し、遅延プロファイルを測定すると、図6(a)に示すように、ダイレクトパスと遅延パスが検出される。一方、非M系列のPNコードの場合には、図3(b)に示すように、その自己相関特性は1周期において複数のピークを示し、その遅延プロファイルには、図6(b)に示すように、ダイレクトパスと遅延パスのみならず、自己相関のサブピークに基づくピークも検出されてしまい、この自己相関のサブピークに基づくピークが所定の選択範囲に入った場合には、これを有効パスと誤って検出してしまうことになる。

【0010】そこで、本発明は、自己相関を有するPNコード、すなわち、非M系列のPNコードを用いた場合にも、適切に有効パスを検出することができる有効パス検出装置を提供することを目的とするものである。

【0011】

【課題を解決するための手段】本発明は上記問題点を解決するために創作されたものであって、第1には、拡散符号によりスペクトラム拡散された信号である受信信号について有効パスを検出する有効パス検出装置であって、逆拡散符号を出力する逆拡散符号発生部と、該逆拡散符号発生部が出力する逆拡散符号の自己相関を検出する自己相関検出部と、を有することを特徴とする。よって、自己相関におけるサブピークに対応するパスを有効パスから除外して有効パスを検出するようにすることにより、非M系列のPNコードを拡散符号及び逆拡散符号に用いた場合にも、適切に有効パスの検出を行うことができる。

【0012】また、第2には、上記第1の構成において、上記有効パス検出装置が、さらに、該受信信号に基づき遅延プロファイルを生成する遅延プロファイル生成部と、該遅延プロファイル生成部により生成された遅延プロファイルと、上記自己相関検出部が検出した自己相関とに基づき、有効パスを検出する有効パス検出部と、を有することを特徴とする。

【0013】この第2の構成の有効パス検出装置においては、まず、上記遅延プロファイル生成部が、受信信号に基づき遅延プロファイルを生成する。一方、上記逆拡散符号発生部は、逆拡散符号を出力し、上記自己相関検出部は、該逆拡散符号発生部が出力する逆拡散符号の自

己相関を検出する。そして、有効パス検出部は、該遅延プロファイル生成部により生成された遅延プロファイルと、該自己相関検出部が検出した自己相関とに基づき、有効パスを検出する。よって、検出された自己相関に基づき自己相関におけるサブピークに対応するパスを有効パスから除外して有効パスを検出するようにすることにより、非M系列のPNコードを拡散符号及び逆拡散符号に用いた場合にも、適切に有効パスの検出を行うことができる。

10 【0014】また、第3には、上記第2の構成において、上記自己相関検出部が、上記逆拡散符号の1周期におけるサブピークであって、所定のレベルを越えるサブピークの時間情報を出力し、上記有効パス検出部は、有効パスの検出に際して、該時間情報に対応するパスを有効パスから排除して、有効パスの検出を行うことを特徴とする。これにより、非M系列のPNコードを用いた場合でも、自己相関に基づくピークを誤って有効パスとして検出することがなく、適切に有効パスの検出を行うことができる。

20 【0015】また、第4には、上記第2の構成において、上記自己相関検出部が、所定のレベルを越えるサブピークの時間情報と、該逆拡散符号の1周期におけるメインピークに対する該サブピークの割合の情報を出力し、上記有効パス検出部は、有効パスの検出に際して、該時間情報に対応するレベルから、遅延プロファイルにおけるダイレクトパスのレベルに上記割合を乗算した値を減算することにより遅延プロファイルの修正を行うことを特徴とする。この場合には、自己相関検出部が、上記時間情報とともに、該逆拡散符号の1周期におけるメインピークに対する該サブピークの割合の情報を出力し、さらに、上記有効パス検出部が、有効パスの検出に際して、該時間情報に対応する相関値から、遅延プロファイルにおけるダイレクトパスのレベルに上記割合を乗算した値を減算することにより遅延プロファイルの修正を行うので、自己相関におけるサブピークの影響を排除した遅延プロファイルを得ることにより適切な有効パスの検出を行うことができる。

30 【0016】また、第5には、上記第3又は第4の構成において、上記自己相関検出部が出力する時間情報が、自己相関特性におけるメインピークとサブピークとの時間間隔についての情報であることを特徴とする。

40 【0017】また、第6には、上記第1から第5までのいずれかの構成において、上記自己相関検出部が、1組のシフトレジスタと、各シフトレジスタに格納されたビットごとのデータを平行に乗算する複数の乗算器と、各乗算器の乗算結果を加算する加算器とを有することを特徴とする。

【0018】

【発明の実施の形態】本発明の実施の形態としての実施例を図面を利用して説明する。本発明に基づき受信

システム P は、図 1 に示されるように、送信機 A 1 と、受信機 A 2 とを有している。ここで、送信機 A 1 は、PN コード発生部 1 0 と、乗算器 1 2 と、搬送波発振器 1 4 と、乗算器 1 6 と、増幅器 1 8 とを有している。

【0019】一方、受信機A2は、増幅器20と、AD変換部22と、PNコード発生部24と、PNコード相関検出部26と、自己相関検出部28と、遅延プロファイル生成部30と、有効パス検出部32と、RAKE合成部34と、制御部36とを有している。この受信機A2におけるPNコード発生部24、自己相関検出部28、遅延プロファイル生成部30、有効パス検出部32等はい記有効パス検出装置として機能する。

【0020】ここで、上記増幅器20は、アンテナを介して受信した受信信号の増幅を行い、A/D変換部22は、A/D変換の処理を行う。また、上記逆拡散符号発生部としてのPNコード発生部24は、PNコード（逆拡散符号）を発生するPNコード発生器であり、例えば、図3、図4に示す例が挙げられる。この図3、図4に示す例は、非M系列のPNコードを発生するPNコード発生器である。また、PNコード相関検出部26は、受信信号とPNコードとの相関を検出するものである。このPNコード相関検出部26は、例えば、マッチドフィルタにより構成される。

【0021】また、上記自己相関検出部28は、PNコード発生部24から出力されたPNコードの自己相関を検出するものであり、具体的には、図2に示すように、PNコードの各ビットデータを順次遅延させるためのシフトレジスタ50、52と、シフトレジスタ50、52内のビットデータをパラレルに乗算する複数の乗算器54と、該乗算器54で乗算された値を加算する加算器56とから構成されている。つまり、マッチドフィルタと同様の構成となっている。この各シフトレジスタ50、52には、ともにPNコードが入力されて自己相関を検出するようになっている。なお、上記シフトレジスタ50、52は、1周期分のPNコードを格納できるようになっている。

【0022】また、上記遅延プロファイル生成部30は、PNコード相関検出部26において生成された相関値に基づき遅延プロファイルを生成する。遅延プロファイルは、横軸に遅延時間、縦軸に相関電力値を取り、この遅延プロファイルに表れるピークが各パスを介して到達した信号を表している。

【００２３】また、上記有効パス検出部３２は、遅延プロファイルにおいて有効パスの検出を行う。つまり、所定のしきい値を越えているピーク値を検出するとともに、該ピーク値の遅延時間を有効パスのタイミング情報として検出する。なお、上記自己相関検出部２８において、自己相関が検出されると、そのサブピークについての時間情報が該制御部３６を介して有効パス検出部３２に送られるので、該有効パス検出部３２は、その時間情

報に応じたピークを有効パスとはみなさない処理を行う。詳しくは後述する。

【0024】また、上記RAKE合成部34は、上記有効パス検出部32により検出された有効パスについてのタイミング情報が有効パス検出部32から送られると、このタイミング情報に応じたタイミングで受信信号に対して逆拡散処理を行ってそのパス対応の復調信号を出力する。また、上記制御部36は、受信機A2における各部の動作を制御するものである。

10 【0025】上記構成の送受信システムPの動作について説明する。まず、送信機A1の動作について説明する。情報信号は、まず、乗算器12でPNコード発生部10からのPNコードにより変調され、次に、乗算器16で搬送波発生部11からの搬送波により変調され、増幅器18で増幅されてアンテナを介して出力される。

【0026】一方、受信機A2においては、増幅器20において受信信号が増幅され、AD変換部22でA/D変換が行われる。そして、PNコード関連検出部26は、AD変換部22からの受信信号と、PNコード発生部24からのPNコードとの相関を検出する。また、遅延プロファイル生成部30は、PNコード関連検出部26において生成された相関値に従い遅延プロファイルを生成する。

【0027】また、有効パス検出部32は、遅延プロファイルで生成された遅延プロファイルにおいて所定のしきい値以上の相関電力を有するピークを検出して有効パスを検出する。ここで、自己相関検出部28は、PNコード発生部24により発生するPNコードの自己相関を検出する。すなわち、図2に示すシフトレジスタ50にPNコードをセットするとともに、シフトレジスタ52にもPNコードをセットして、乗算器54で乗算した値を加算器56で加算し、その後、例えば、シフトレジスタ52内のデータを1ビットずつスライドさせていきながら、該加算処理を繰り返して自己相関を得る。この場合シフトレジスタ52内のPNコードは巡回するように構成される。つまり、シフトレジスタ52の右端のデータは次にはシフトレジスタ52の左端にくる。ここで、M系列のPNコードの場合には、図5(a)に示すように、PNコード1周期において1つのピークのみが表れ、一方、非M系列のPNコードの場合には、図5

(b) に示すように、PNコード1周期において複数のピークが表れる。つまり、メインピークMPのみならず、サブピークSP1、SP2も表れる。このメインピークMP及びサブピークSP1、SP2はともにあるしきい値を越えるレベルのものである。すると、該自己相関検出部28は、このサブピークについての時間情報を制御部36を介して有効パス検出部32に送る。つまり、上記しきい値を越えるサブピークについての上記時間情報を有効パス検出部32に送る。この時間情報とし

る。図5(b)の場合には、時間 t_1 、時間 t_2 の情報を送られる。

【0028】この時間情報を受けた有効パス検出部32においては、その時間情報に対応する遅延時間のパスを有効パスからは除外して有効パスの検出を行う。例えば、図6(b)の例で、例えば、3つの有効パスを検出するものとした場合に、ダイレクトパスを示すメインピークから時間 t_1 後の遅延時間 T_1 のレベルが遅延パス2よりも大きな値を示す場合でも、この遅延時間 T_1 のパスを有効パスとはみなさずに有効パスの検出を行う。同様に、メインピークから時間 t_2 後の遅延時間 T_2 のパスも有効パスとはみなさない。

【0029】そして、有効パス検出部32は、この有効パスについての遅延時間の情報、すなわち、タイミング情報をRAKE合成部34に送り、該RAKE合成部34は、該タイミング情報に応じたタイミングで受信信号に対して逆拡散を行って該有効パス対応の復調信号を出力する。

【0030】以上のように、本発明では、非M系列のPNコードを使用した場合でも、自己相関結果に基づくピークを誤って有効パスとして検出することがない。つまり、従来においては、図6(b)に示すような遅延プロファイルが得られた場合には、自己相関結果に基づくピークであるにも拘わらず、遅延時間 T_1 のパスを有効パスとして検出してしまうが、本発明では、適切に有効パスを検出することができる。

【0031】なお、上記の説明では、自己相関検出部28は、上記時間情報を出力するものとして説明したが、これには限られず、以下のようにしてもよい。

【0032】つまり、自己相関検出部28は、上記時間情報とともに、レベル関連情報を有効パス検出部32に送る。ここで、該時間情報とは、上記と同様に、サブピーク、すなわち、所定のしきい値を越えるピークのうちメインピーク以外のものについてのメインピークとの時間差の情報である。また、該レベル関連情報とは、該サブピークのレベルのメインピークのレベルとの割合の情報である。例えば、図5(b)の例で、サブピークSP1については、上記時間情報は、時間 t_1 の情報となり、上記レベル関連情報とは、該サブピークSP1のレベル(相関電力値)のメインピークMPのレベル(相関電力値)に対する割合の情報となる。つまり、図5

(b)の例では、 β/α となる。すると、有効パス検出部32は、遅延プロファイル生成部30から送られた遅延プロファイルにおいて、その時間情報が示す位置のレベル(相関電力値)から、メインピークに該割合を乗算した値を減算して、遅延プロファイルを修正する。例えば、図6(b)の例では、図6(b)におけるメインピークMPの値をGとした場合に、遅延時間 T_1 のレベル

を $G \times \beta/\alpha$ 分減算する。つまり、自己相関結果を排除した形に遅延プロファイルを修正する。その上で、有効パスの検出を行うのである。有効パスの検出の方法は、従来と同様に、所定のしきい値を越えるピークの中から所定数のピークを有効パスとして選択する。この場合にも、上記と同様に、非M系列のPNコードを使用した場合でも、自己相関結果に基づくピークを誤って有効パスとして検出することがない。

【0033】なお、上記時間情報とレベル関連情報とを制御部36を介して遅延プロファイル30に送り、該遅延プロファイル30がそれらの情報に基づいて遅延プロファイルを修正し、有効パス検出部32は従来通り有効パスを検出するようにしてもよい。

【0034】

【発明の効果】本発明における有効パス検出装置によれば、非M系列のPNコードを拡散符号及び逆拡散符号に用いた場合にも、自己相関におけるサブピークに基づくピークのパスを誤って有効パスとして検出することがなく、適切に有効パスの検出を行うことができる。

【図面の簡単な説明】

【図1】本発明の実施例に基づく送受信システムの構成を示すブロック図である。

【図2】自己相関検出部の構成を示すブロック図である。

【図3】PNコード発生器の一例を示す回路図である。

【図4】PNコード発生器の他の一例を示す回路図である。

【図5】自己相関特性を示す説明図であり、(a)はM系列のPNコードの場合を示し、(b)は非M系列のPNコードの場合を示す説明図である。

【図6】遅延プロファイルの例を示す説明図であり、(a)は図5(a)の自己相関特性の場合の遅延プロファイルを示し、(b)は図5(b)の自己相関特性の場合の遅延プロファイルを示す説明図である。

【図7】スペクトラム拡散通信における送受信システムの従来例を示すブロック図である。

【符号の説明】

P 送受信システム

A1 送信機

A2 受信機

20 増幅器

22 AD変換部

24 PNコード発生部

26 PNコード相関検出部

28 自己相関検出部

30 遅延プロファイル生成部

32 有効パス検出部

34 RAKE合成部

Figure 1 is a block diagram of a mobile communication system. The system is divided into two main sections: a transmitter (A1) and a receiver (A2).

Transmitter (A1):

- A **PNコード発生部** (PN Code Generator, 10) and a **搬送波発振器** (Carrier Wave Oscillator, 14) are connected to two mixers (12 and 16).
- The mixers (12 and 16) are also connected to an **情報信号** (Information Signal) input.
- The outputs of the mixers (12 and 16) are connected to an **増幅器** (Amplifier, 18).
- The output of the amplifier (18) is connected to an antenna (20).

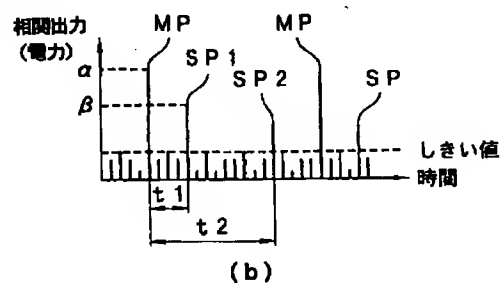
Receiver (A2):

- The antenna (20) is connected to an **増幅器** (Amplifier, 20) and an **AD変換部** (AD Converter, 22).
- The output of the AD converter (22) is connected to a **PNコード相関検出部** (PN Code Correlation Detector, 26) and a **PNコード発生部** (PN Code Generator, 24).
- The output of the PN code generator (24) is connected to a **自己相関検出部** (Self-Correlation Detector, 28).
- The outputs of the PN code correlation detector (26) and the self-correlation detector (28) are connected to a **制御部** (Control Unit, 36).
- The output of the control unit (36) is connected to a **遅延プロファイル生成部** (Delay Profile Generator, 30) and a **RAKE合成部** (RAKE Combining Unit, 34).
- The output of the delay profile generator (30) is connected to a **有効バス検出部** (Valid Bus Detection Unit, 32).
- The output of the RAKE combining unit (34) is connected to the **有効バス検出部** (Valid Bus Detection Unit, 32).

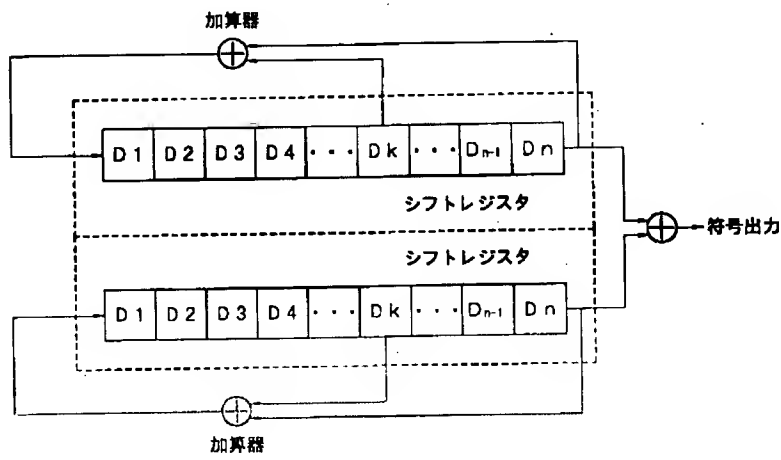
相関出力
 (電力)

しきい値
時間

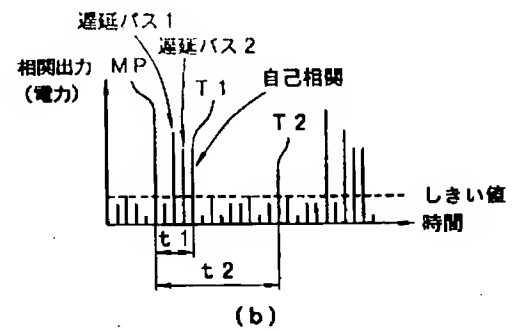
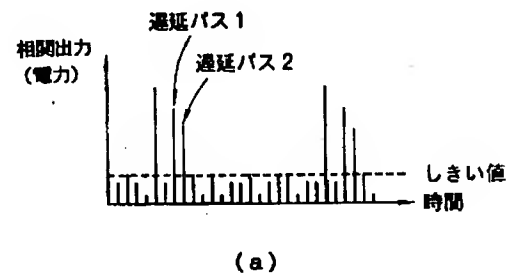
(a)



【図 4】



【図 6】



【図 7】

